
SYLM3xxA 高压通用运放

产品特性

- 超低输入失调电压： $\pm 3\text{mV}$
- 供电电压：3V ~ 36V
- 支持单、双电源供电
- 低静态电流：117 μA /通道
- 低宽带噪声：35 nV/ $\sqrt{\text{Hz}}$
- 轨到轨输入、输出
- 单位带宽增益：1.0 MHz
- 内置过载快速恢复，有效提高运放可靠性
- 工作温度范围： -40°C ~ 125°C

产品应用

- 电机驱动
- 传感器模块
- 家用电器
- 电源模块
- 逆变器
- UPS
- 室内外空调
- 汽车电子

产品描述

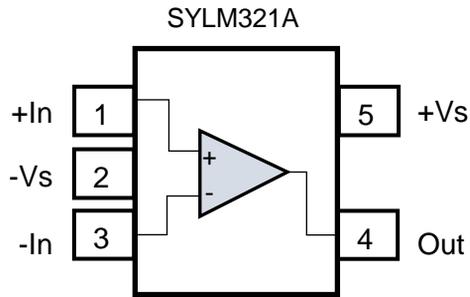
赛卓高压通用运放系列-SYLM3xxA, 采用先进工艺, 全流程车规标准管控, 包括单运放 (SYLM321A), 双运放 (SYLM358A), 四运放 (SYLM324A), 运用特色的电路设计技术, 经典的轨到轨输入输出摆幅, 在全工作电压和工作温度范围内具有很高的一致性和对称性。尤其适合于一些成本要求高, 空间要求小的场合, 对电路整体搭配起到很好的协调兼顾作用。

SYLM3xxA内置过载保护电路可以让放大器在过载的同时启动恢复功能, 同时在短时间内恢复工作, 极大增强了电路的可靠性。

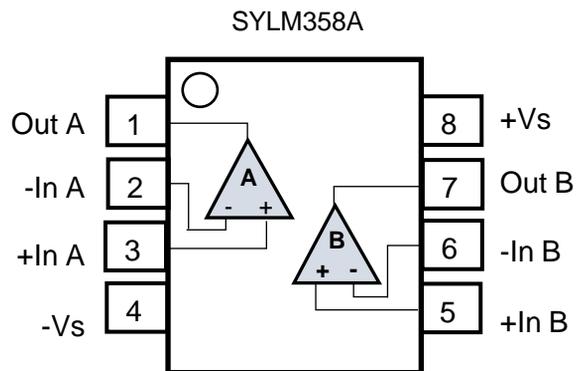
该运放具备行业标准封装SOP, MSOP, SOT-23以及TSSOP等封装。

目录

产品特性	1
产品应用	1
产品描述	1
引脚描述	3-4
订货信息	5
极限参数	6
电气特性	7
特性曲线	8
详细信息	9
典型应用	10
封装外形信息	11
SOT23-5/6	12
SOP-8	13
TSSOP-8	14
MSOP-8	15
SOP-14	16
TSSOP-14	17
免责声明	18

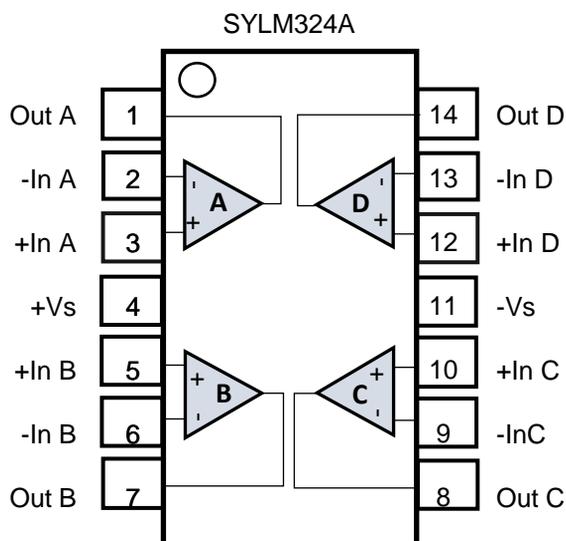
引脚描述


引脚名字	引脚顺序	功能描述
+In	1	同相输入
-Vs	2	电源负端
-In	3	反相输入
Out	4	输出
+Vs	5	电源正端



引脚名字	引脚顺序	功能描述
Out A	1	A通道输出
-In A	2	A通道反相输入
+In A	3	A通道同相输入
-Vs	4	电源负端
+In B	5	B通道同相输入
-In B	6	B通道反相输入
Out B	7	B通道输出
+Vs	8	电源正端

引脚描述



引脚名字	引脚顺序	功能描述
Out A	1	A通道输出
-In A	2	A通道反相输入
+In A	3	A通道同相输入
+Vs	4	电源正端
+In B	5	B通道同相输入
-In B	6	B通道反相输入
Out B	7	B通道输出
Out C	8	C通道输出
-In C	9	C通道反相输入
+In C	10	C通道同相输入
-Vs	11	电源负端
+In D	12	D通道同相输入
-In D	13	D通道反相输入
Out D	14	D通道输出

订货信息

型号	封装形式	封装数量	封装代码	湿敏等级	工作温度
SYLM321ASOR	5-Pin SOT23	卷装 3000	SO	3	-40 to 125°C
SYLM358APA1R	8-Pin SOP	卷装 4000	PA1	3	-40 to 125°C
SYLM358APA3R	8-Pin TSSOP	卷装 4000	PA3	3	-40 to 125°C
SYLM358APA4R	8-Pin MSOP	卷装 3000	PA4	3	-40 to 125°C
SYLM324APD1R	14-Pin SOP	卷装 2500	PD1	3	-40 to 125°C
SYLM324APD2R	14-Pin TSSOP	卷装 3000	PD2	3	-40 to 125°C

备注：尺寸信息参考最后封装规范

极限参数

全工作温度范围(除非另有说明) ⁽¹⁾			
参数	最小值	最大值	单位
供电电压	0	40	V
输入管脚电压	$(-V_S) - 0.3$	$(+V_S) + 0.3$	V
输入管脚差分电压	-VS	+VS	V
输入管脚钳位电流	-10	+10	mA
输出短路	持续		
工作温度, T_A	-40	125	°C
最大结温, T_J	-45	160	°C
储藏温度, T_{STG}	-65	150	°C

(1) 高于此处列出的压力可能会导致器件永久损坏, 长时间暴露在绝对最大额定值条件下可能会影响器件的可靠性。

静电防护

类型	符号	参考值		单位
静电防护 (HBM-ANSI/ESDA/JEDEC JS-001)	V_{ESD}	-2	2	kV
静电防护 (CDM-JEDEC JESD22-C101)	V_{ESD}	-2	+2	kV

工作条件

符号	名称	条件	单位
V_S	供电电压范围	3 ~ 36	V
T_A	工作温度	-40 ~ 125	°C

电气参数

规格书参数 (无特殊说明仿真及测试条件为 $V_s=(V_{s+}-V_{s-})=30V$, $TEMP=25^{\circ}C$, $R_L=10K\Omega$, $V_o=V_s/2$ 。)						
Symbol	Parameter	Conditions	Min.	Typ.	Max.	Unit
OFFSET						
V_{os}	Input Offset Voltage	$(V_{S+})=15V,(V_{S-})=-15V$	-3	± 0.35	3	mV
dV_{os}/dT	V_{os} VS Temp.	$V_s=30V, T_A=-40^{\circ}C$ to $125^{\circ}C$	-	± 3	-	$\mu V/^{\circ}C$
PSRR	Power-supply rejection ratio	$V_s=30V, T_A=-40^{\circ}C$ to $125^{\circ}C$	70	100	-	dB
Power Supply						
V_s	Power supply	No load	3	-	36	V
I_q	Quiescent Current/Per ch	No load	-	117	180	μA
INPUT						
V_{cm}	Common-Mode Voltage Range		(V-)	-	(V+)-1.5	V
CMRR	Common-Mode Rejection Ration	$(V-)<V_{cm}<(V+)-1.5$	65	95	-	dB
Input capacitor	Differential	-	-	7.7	-	pF
Input capacitor	Common-Mode	-	-	9	-	pF
I_B	Input Bias Current	$T_A = -40^{\circ}C \sim 85^{\circ}C$	-	30	-	pA
I_{os}	Input Offset Current	-	-	2	-	pA
OUTPUT						
V_o	Voltage output swing from supply rails	$V_s=30V, I_{out} = -1mA$	-	0.5	1.5	V
I_{sc}	Short-circuit current	$V_s=30V$	-	45	-	mA
AC						
A_{OL}	Open-loop voltage gain		85	100	-	dB
SR	Slew Rate	$V_{s-} = -15V, V_{s+} = 15V, A_v=1, V_{out}=-1V$ to $1, C_{load}=30pF, R_{load}=10K\Omega$	-	1	-	V/ μS
GBW	Gain-Bandwidth Product	$V_s=5V$	-	1.0	-	MHz
GM	Gain Margin		-	60	-	deg
PM	Phase Margin		-	12	-	dB
t_s	Setting time,0.1%	$V_{s-} = -15V, V_{s+} = 15V, A_v=1, 2-V$ step, $C_{load}=60pF, R_{load}=10K\Omega$	-	3.3	-	μS
NOISE						
THD+N	Total harmonic distortion + noise	$V_s=30V, A_v=1, f=1KHz, R_{load}=10K\Omega, V_{out}=1V_{pp}$	-	0.002	-	%
E_N	Input voltage noise(rms)	$V_s=30V, f=0.1Hz$ to $10Hz$	-	2.9	-	μV_{rms}
e_N	Input voltage noise density	$V_s=5V, f=1KHz$	-	35	-	nV/\sqrt{Hz}
I_n	Input current noise density	$V_s=5V, f=1KHz$	-	23	-	fA/\sqrt{Hz}

特性曲线

(无特殊说明仿真及测试条件为 $V_s=(V_{s+}-V_{s-})=30V$, $TEMP=25^{\circ}C$, $R_L=10K\Omega$, $V_o=V_s/2$)

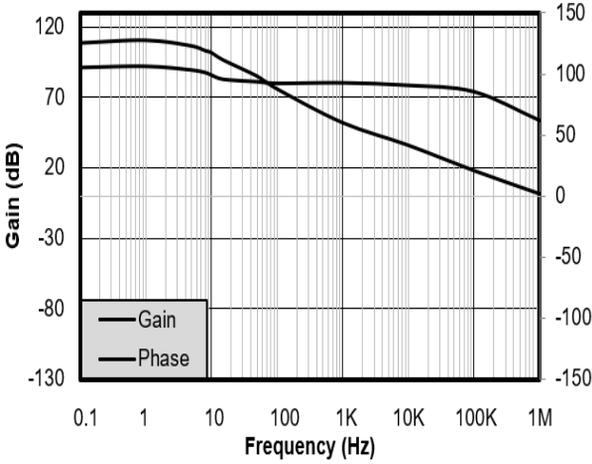


Figure 1. Open Loop Gain and Phase vs. Frequency

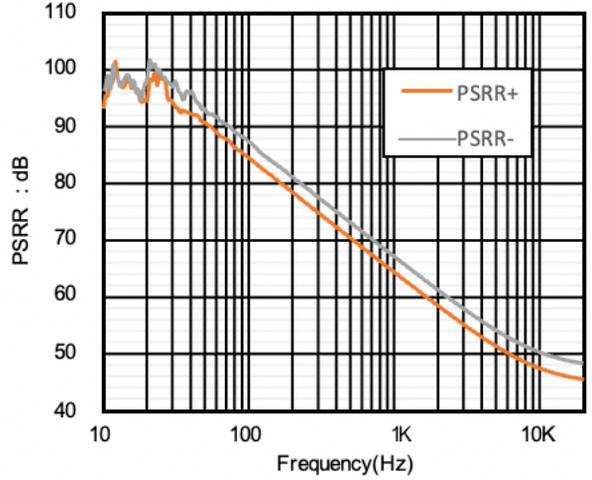


Figure 2. PSRR vs Frequency

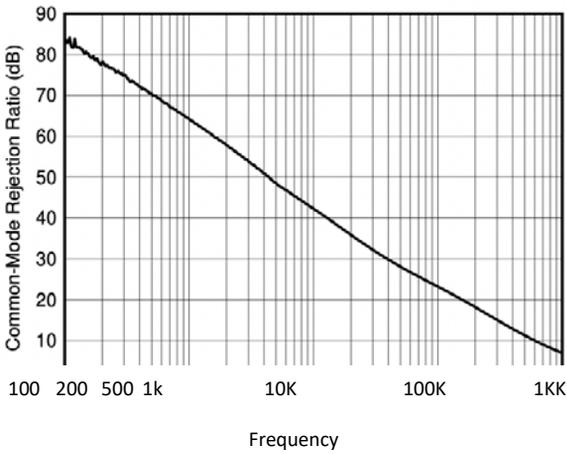


Figure 3. CMRR vs Frequency

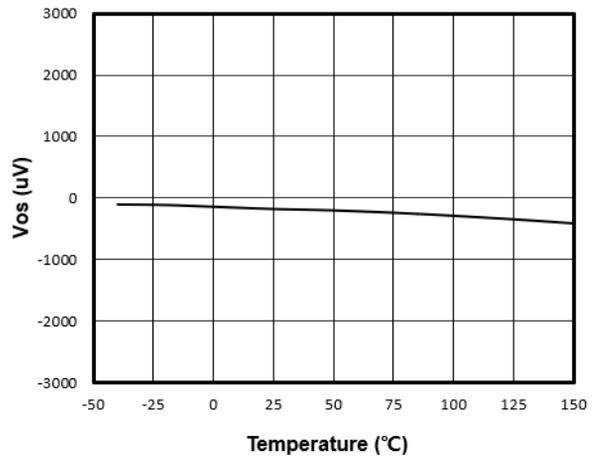


Figure 4. Offset Voltage vs. Temperature

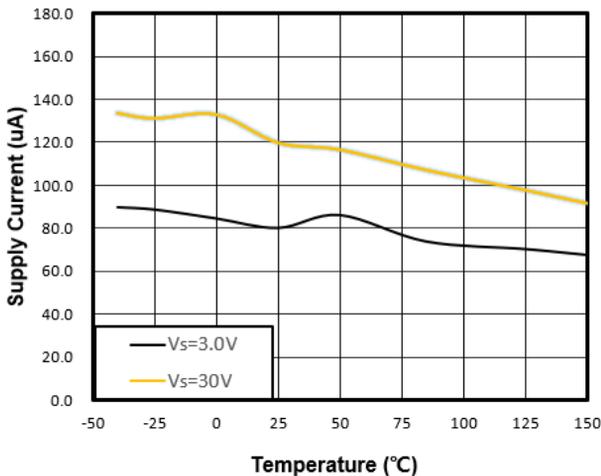


Figure 5. Quiescent Current vs. Temperature

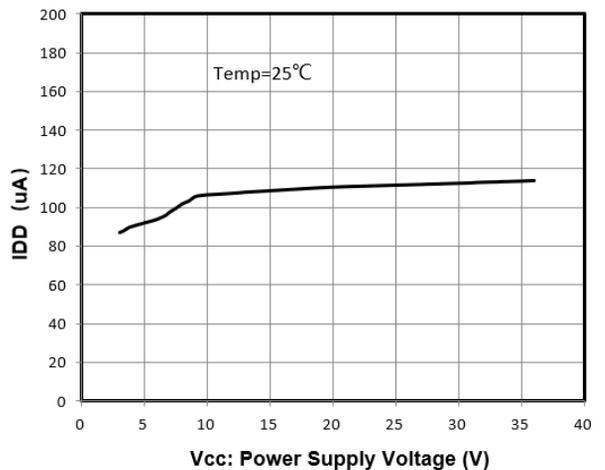


Figure 6. Quiescent Current vs. Power Supply Voltage

总体描述

这些器件包含 4 个独立的高增益频率补偿运算放大器，专为在宽电压范围内使用单电源而设计。如果两个电源之间的电压差在 3V 和 36V 之间，并且 VCC 比输入共模电压的正值至少高 1.5V，也可使用双电源供电运行。低电源电流漏极与电源电压的幅度无关。

具体应用包括传感器放大器、直流放大块和所有传统运算放大器电路，现在这些均可在单电源电压系统中更轻松地实现。

详细描述

输入共模

有效的共模范围是从器件地到 $VCC - 1.5V$ (在整个温度范围内为 $VCC - 2V$)。输入可能会超过 VCC 直至最大 VCC 而不会损坏器件。至少一个输入必须在有效的输入共模范围内，才能使输出具有正确的相位。如果两个输入都超出有效范围，则输出相位未定义。如果任一输入低于 $-0.3V$ ，则输入电流应限制为 1mA，并且输出相位未定义。

压摆率

压摆率是运算放大器在输入发生变化时可以改变输出的速率。压摆率针对不同的场合，有些时候大更好，有些时候小更好，SYLM3xxA 系列，这些器件具有 $1.0 V/\mu s$ 的压摆率。

带宽

增益带宽积等于测得的放大器带宽乘以所测带宽对应的增益。对于运放来说，带宽的增加意味着速度的增加，但同时带来的是功耗的偏大，对于一般性场合来说，1Mhz 上下的带宽能兼顾运放各方面参数的均衡，这些器件具有 1.0MHz 的高增益带宽。

低输入失调电压

SYLM3xxA 系列具备在高压供电的情况下的低输入失调电压，低至 $0.35mV$ 的典型值，因为输入失调电压被噪声增益放大，在输出端产生偏移误差。对于一款高压通用运放来说，在兼顾其他运放参数的同时，最小化设计其低失调电压，最大化扩大了运放的应用场景和范围。尤其适合于一些灵敏度高的场合

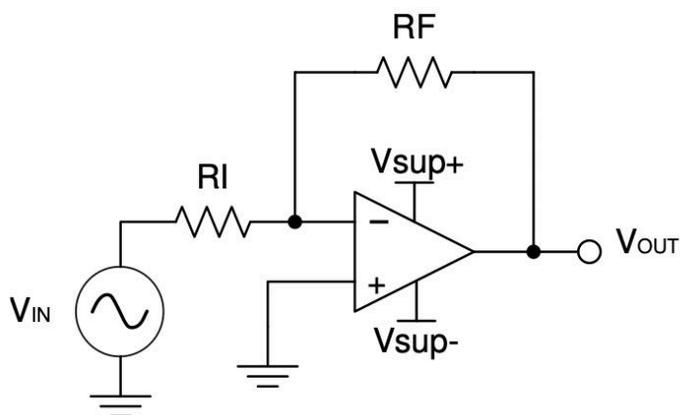
典型应用

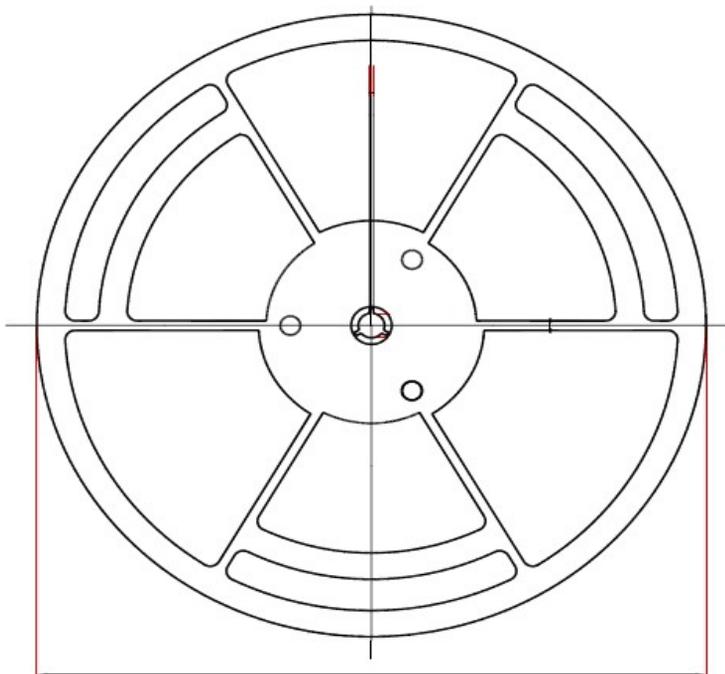
信号调节

运算放大器适用于各种信号调节应用。可以在 V_s 之前为输入供电，从而实现多电源电路的灵活性。

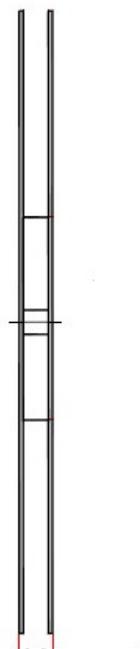
反相放大器

该放大器在输入端接受正电压，然后使电压变为同样幅度的负电压。它还会以相同的方式使负输入电压变为正电压。

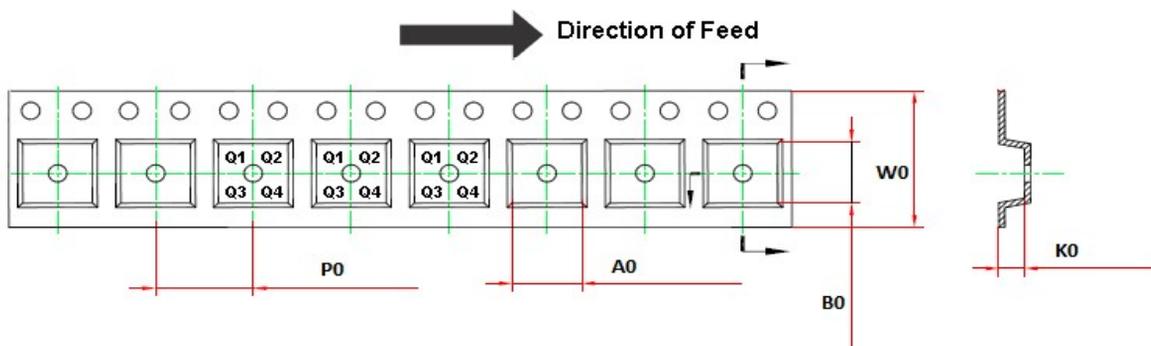




D1: Reel Diameter

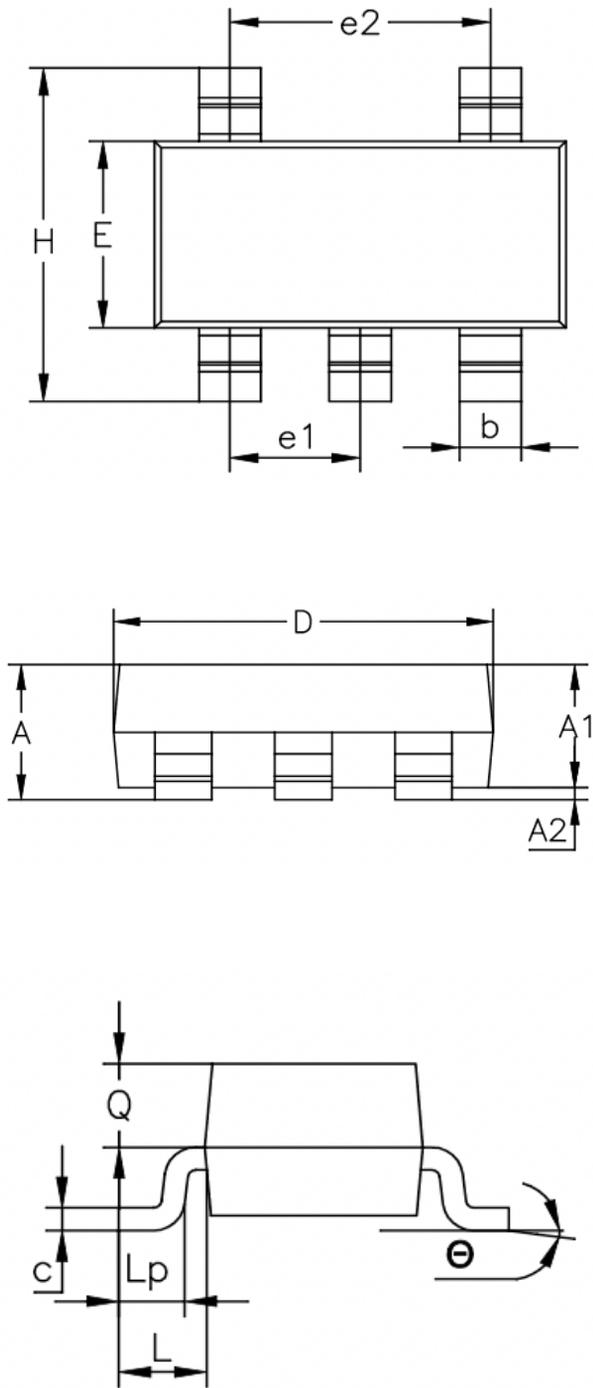


W1: Reel Width



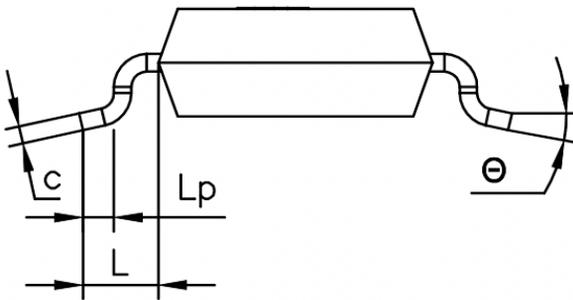
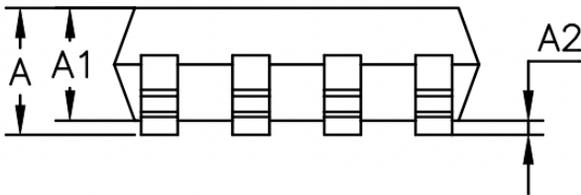
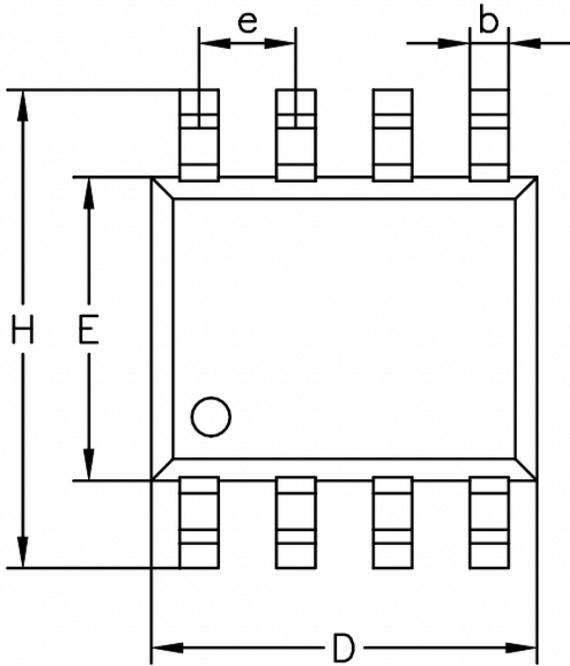
订货料号	Package	D1	W1	A0	B0	K0	P0	W0	1脚位置
SYLM321ASOR	5-Pin SC70	178.0	9.5	2.4	2.5	1.2	4.0	8.0	Q3
SYLM321ASO6R	5-Pin SOT23	180.0	13.1	3.2	3.2	1.4	4.0	8.0	Q3
SYLM358APA1R	8-Pin SOP	330.0	17.6	6.4	5.4	2.1	8.0	12.0	Q1
SYLM358APA3R	8-Pin MSOP	330.0	17.6	5.2	3.3	1.5	8.0	12.0	Q1
SYLM358APA4R	8-Pin TSSOP	330.0	17.6	6.8	3.3	1.2	8.0	12.0	Q1
SYLM324APD1R	14-Pin SOP	330.0	21.6	6.5	9.0	2.1	8.0	16.0	Q1
SYLM324APD2R	14-Pin TSSOP	330.0	17.6	6.8	5.4	1.2	8.0	12.0	Q1

SOT23-5/6



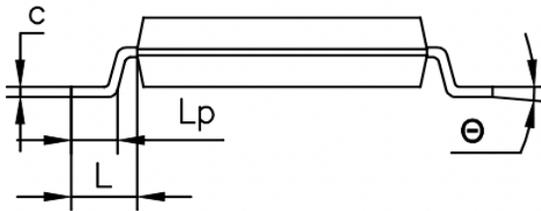
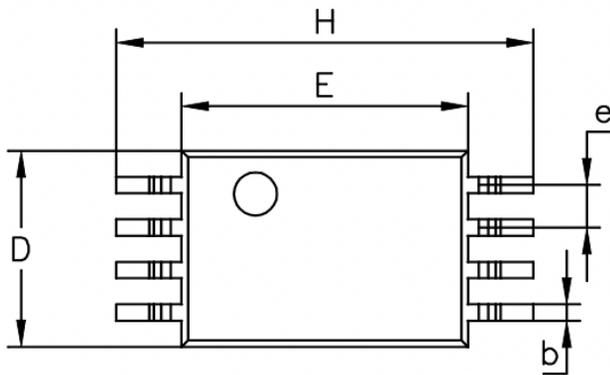
Symbol	Dimensions In Millimeters	
	Min	Max
A	1.050	1.250
A1	1.000	1.150
A2	0.000	0.100
b	0.300	0.500
c	0.100	0.200
D	2.820	3.020
E	1.500	1.700
H	2.600	3.000
e1	0.950	0.950
e2	1.800	2.000
L	0.600	0.600
Lp	0.300	0.600
θ	0°	8°

SOP-8

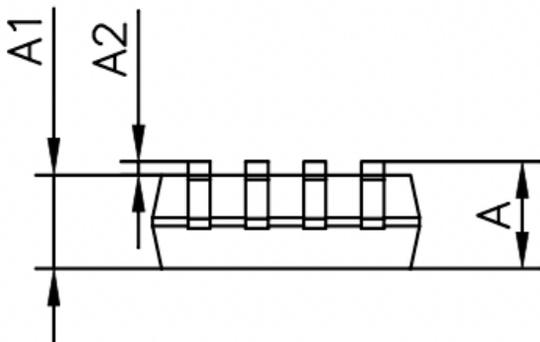


Symbol	Dimensions In Millimeters	
	Min	Max
A	1.400	1.800
A1	0.100	0.250
A2	1.300	1.550
b	0.330	0.510
c	0.170	0.250
D	4.780	5.000
E	3.800	4.000
H	5.800	6.300
e	1.270	1.270
L		
Lp	0.400	0.900
θ	0°	8°

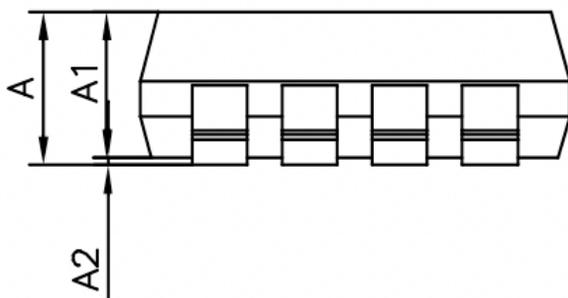
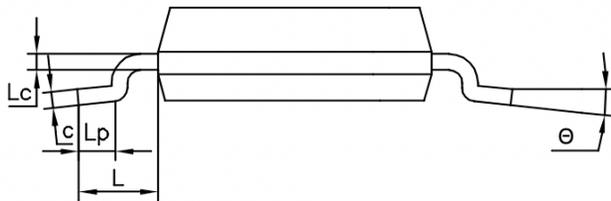
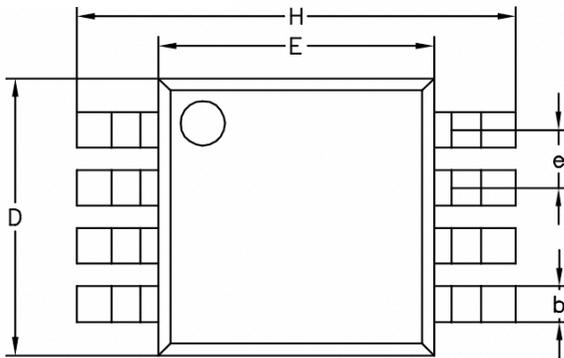
TSSOP-8



Symbol	Dimensions In Millimeters	
	Min	Max
A	1.200	1.200
A2	0.050	0.150
A1	0.800	1.000
b	0.190	0.300
C	0.090	0.200
D	2.900	3.100
E	4.300	4.500
H	6.250	6.550
e	0.650	0.650
Lp	0.250	0.250
θ	1°	7°

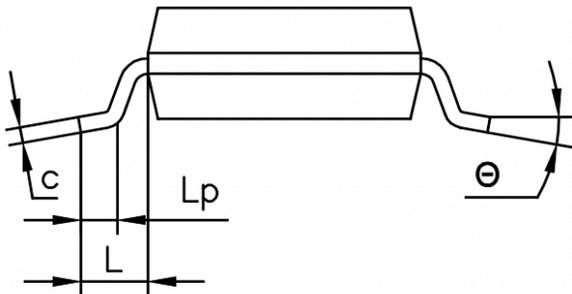
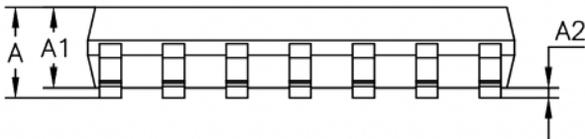
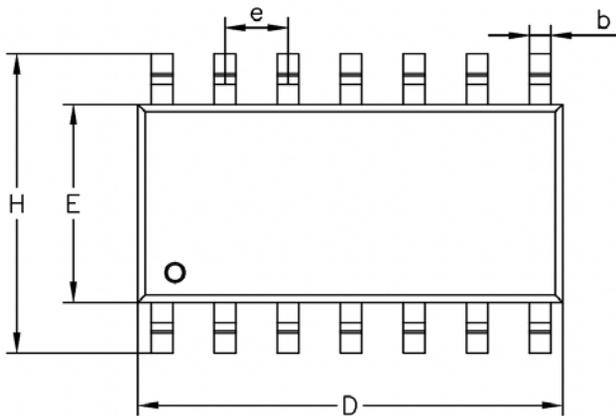


MSOP-8



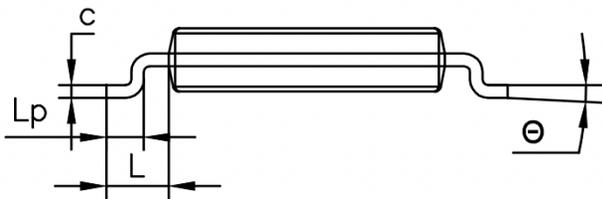
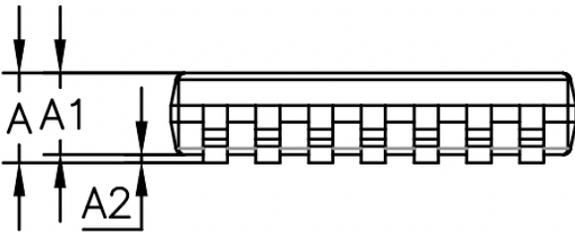
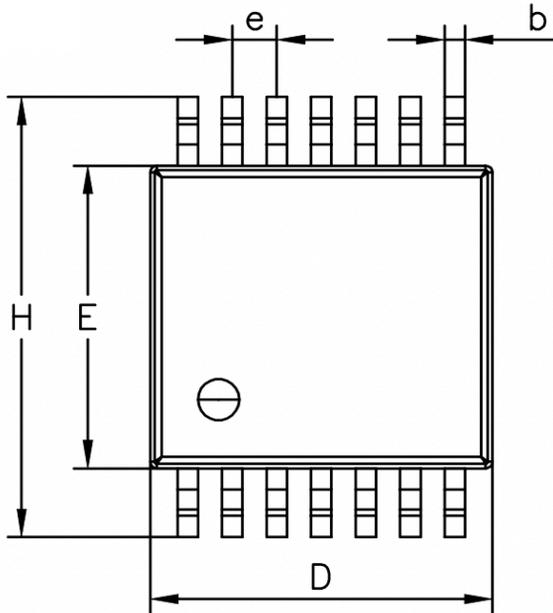
Symbol	Dimensions In Millimeters	
	Min	Max
A	0.800	1.200
A2	0.000	0.200
A1	0.750	0.950
b	0.300	0.300
c	0.090	0.230
D	2.900	3.100
e	0.650	0.650
E	2.900	3.100
H	4.700	5.100
Lp	0.400	0.800
θ	0°	6°

SOP-14



Symbol	Dimensions In Millimeters	
	Min	Max
A	1.350	1.750
A2	0.100	0.250
A1	1.250	1.650
b	0.310	0.510
D	8.450	8.850
H	5.800	6.200
E	3.800	4.000
e	1.270	1.270
Lp	0.400	0.800
L	1.050	1.050
c	0.250	0.250
θ	0°	8°

TSSOP-14



Symbol	Dimensions In Millimeters	
	Min	Max
A	1.200	1.200
A2	0.050	0.150
A1	0.800	1.050
	0.190	0.300
D	4.860	5.100
H	6.200	6.600
E	4.300	4.500
e	0.650	0.650
Lp	0.450	0.750
L	1.000	1.000
c	0.250	0.250
θ	0°	8°

免责声明

这些资料供您选择赛卓电子产品进行设计与研发的时候适用，请针对您的应用自行评估并选择合适的产品。

赛卓电子执行可持续环保政策，这些资料如果有变更，恕不另外通知。

SYLMV3xxB 低输入失调电压 低压通用运放

产品特性

- 超低输入失调电压： $\pm 1\text{mV}$
- 供电电压：2.5V ~ 5.5V
- 支持单、双电源供电
- 超低静态电流：90 μA /通道
- 低宽带噪声：35nV/ $\sqrt{\text{Hz}}$
- 轨到轨输入输出
- 单位带宽增益：1MHz
- 内置过载恢复，有效提高运放可靠性
- 工作温度范围： $-40^{\circ}\text{C} \sim 125^{\circ}\text{C}$

产品特性

- 烟雾探测器
- 可穿戴设备
- 个人电子产品
- 条码扫描仪
- 家用电器
- 消费电子产品
- 传感器模块
- 电源模块

产品特性

赛卓低压通用运放系SYLMV3xxB，采用传统工艺·全流程车规标准管控·包括1运放（SYLMV321B），2运放（SYLMV358B），4运放（SYLMV324B），运用特色的电路设计技术·经典的轨到轨输入输出·在全工作电压和工作温度范围内具有很高的一致性和对称性。

SYLMV3xxB内置过载保护电路可以让放大器在过载的同时启动恢复功能·同时在短时间内恢复工作，极大增强了电路的可靠性。

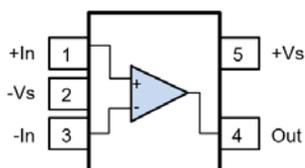
该运放具备行业标准封装SOIC, MSOP, SOT-23以及TSSOP等封装。

目 录

产品特性	1
产品应用	1
产品描述	1
引脚描述	3-4
订货信息	5
极限参数	6
静电信息	6
工作条件	6
电气特性	7
特性曲线	8-10
详细信息	11-12
典型应用	13-14
推荐PCB Layout	15
封装外形信息	16
SOT-353/SOT-363	17
SOT23-5/6	18
SOP-8/SOIC-8	19
TSSOP-8	20
MSOP-8	21
SOP-14/SOIC-14	22
TSSOP-14	22
免责声明	23

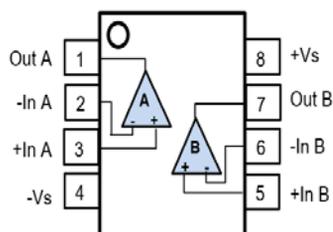
引脚描述

SYLMV321B



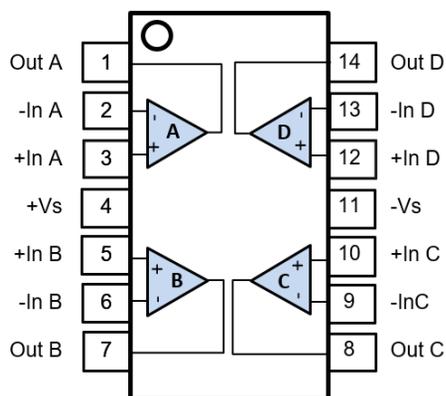
引脚名字	引脚顺序	功能描述
-In	1	输入脚
-Vs	2	非输入脚
-In	3	输出脚
Out	4	负电源 (或接地) -单电源
+Vs	5	正电源

SYLMV358B



引脚名字	引脚顺序	功能描述
Out A	1	输入脚 · A通道
-In A	2	非输入脚 · A通道
+In A	3	输入脚 · B通道
-Vs	4	非输入脚 · B通道
+In B	5	输出 · A通道
-In B	6	输出 · B通道
Out B	7	负电源 (或接地) -单电源
+Vs	8	正电源

SYLMV324B



引脚名字	引脚顺序	功能描述
Out A	1	输入脚 · A通道
-In A	2	非输入脚 · A通道
+In A	3	输入脚 · B通道
+Vs	4	正电源
+In B	5	输出 · A通道
-In B	6	输出 · B通道
Out B	7	负电源 (或接地) -单电源
Out C	8	正电源
-In C	9	非输入脚 · C通道
+In C	10	输入脚 · C通道
-Vs	11	负电源 (或接地) -单电源
+In D	12	输入脚 · D通道
-In D	13	非输入脚 · D通道
Out D	14	正电源

订货信息

型号	封装形式	封装数量	封装代码	湿敏等级	产品印章	工作温度
SYLMV321B	5-Pin SOT23			3	21BXX Note 2	-40 to 125°C
SYLMV358B	8-Pin SOIC			3	V358B XXXX Note 3	-40 to 125°C
SYLMV358B	8-Pin TSSOP			3	V358B XXXX Note 3	-40 to 125°C
SYLMV358B	8-Pin MSOP			3	V358B XXXX Note 3	-40 to 125°C
SYLMV324B	14-Pin SOIC			3	V324B XXXX Note 3	-40 to 125°C
SYLMV324B	14-Pin TSSOP			3	V324B XXXX Note 3	-40 to 125°C

极限参数

全工作温度范围(除非另有说明) ⁽¹⁾				
参数	符号	最小值	最大值	单位
供电电压	-	0	6.3	V
输入电压	-	(-VS) - 0.3	(+VS) + 0.3	V
差分输入电压		-6	+6	V
输出短路		持续		
工作温度	T_A	-40	125	°C
最大结温	T_J	-45	160	°C
储藏温度	T_{STG}	-65	150	°C

(1) 高于此处列出的压力可能会导致器件永久损坏，长时间暴露在绝对最大额定值条件下可能会影响器件的可靠性。

(2)设计保证

静电防护

类型	符号	最小值	最大值	单位
静电防护 (HBM-ANSI/ESDA/JEDEC JS-001)	V_{ESD}	-3.5	3.5	kV
静电防护 (CDM-JEDEC JESD22-C101)	V_{ESD}	-2	+2	kV

工作条件

符号	名称	条件	单位
V_S	供电电压范围	2.5V ~ 5.5	V
T_A	工作温度	-40 ~ 125	°C

电气参数

规格书参数 (无特殊说明仿真及测试条件为VDD=5V,TA=25°C,RL=10Kohm。)					
参数符号	仿真及测试条件	最小值	典型值	最大值	单位
VS_abs	电源电压从5V一直增加, 芯片烧坏或者漏电变大到mA	-	-	6	
IN_abs	输入VI+/VI-输入从-VSS-1到VDD+1, 确定最小/最大输入范围, 芯片没有损坏或者漏电流比较小	-	-	-	
(VI+-VI-)abs	最大/最小电压输入芯片不损坏	-	-	-	
Iin+/Iin-	芯片外部抽/灌电流	-	-	-	
VS_min	芯片供电VS+~VS-全温测试芯片功能指标	-	-	-	
VS_max	芯片供电VS+~VS-全温测试芯片功能指标	-	-	-	
IDD	VDD=2.5V, VDD=5V	-	89	150	
PSRR	芯片电源上加信号, 测量输出与输入比值	74	120	-	
Vos	Vcm=0V~3V	-	0.46	1.33	
Vos TC	TA=-40C~125C,Vos的漂移	-	0.22	-	
IB	TA=25C				
	TA=85C		24		
Ios	TA=25C		1		
Cin	差分模式	-	7.7	-	
	共模模式	-	10.5	-	
Av	Rload=10KΩ	86	120	-	
VCMR	运放连接成单位增益, 输入与输出相等	(Vs-)-0.1		Vs+0.1	
CMRR	Vcm=0V~3V	85	133	-	
Xtalk	f=1KHz,Rload=2KΩ	-	-	-	
VOH, VOL	Rload=10KΩ	-	8	13	
ISC	输入接成VS/-VS, 输出短接到-VS/VS	35	60		
GBW	运放增益为0dB,测量带宽	-	1.5	-	
SR	AV=1,Vout=1.5V to 3.5V ,CLOAD=60pF,Rload=1KΩ	-	0.65	-	
Ts	AV=1,2V step,CLOAD=60pF	-	3.1	-	
		-	3.4	-	
EN	f=0.1Hz to 10Hz	-	1.7	-	
eN	f=1KHz	-	30	-	
IN	f=1KHz				
THD+N	AV=1,f=1KHz,Rload=10KΩ,VOUT=1Vp-p		0.005		
ESD	Human body model				
VS_plug					
VI+_plug					
VI-_plug					

(1) 必须调整最大电压的功耗和结温, 见热特性

特性曲线

无特殊说明仿真及测试条件为VDD=5V,TA=25°C,RL=10Kohm。

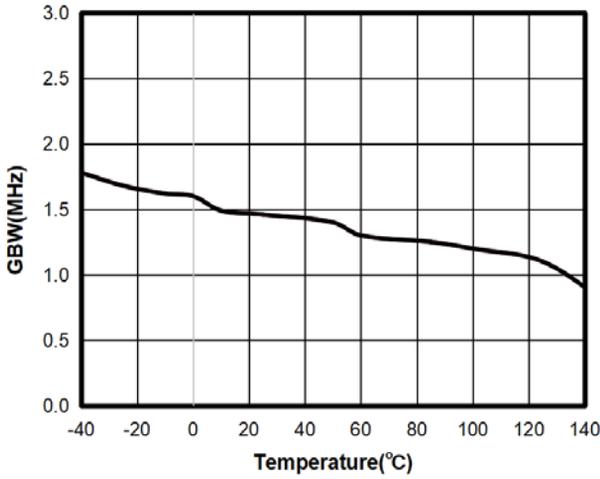


Figure 1. Unity Gain Bandwidth vs. Temperature

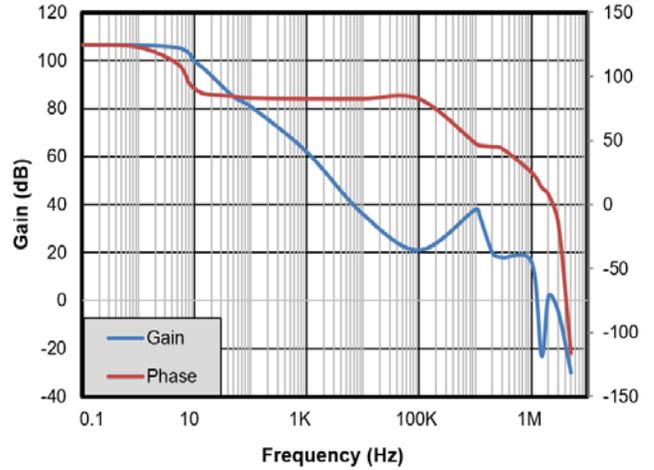


Figure 2. Open-Loop Gain and Phase

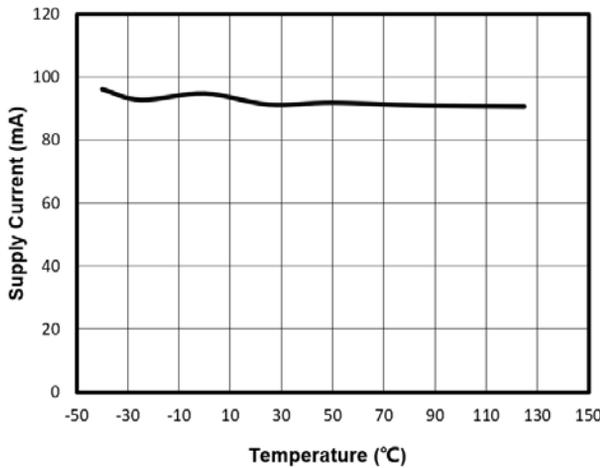


Figure 3. Supply Current vs. Temperature

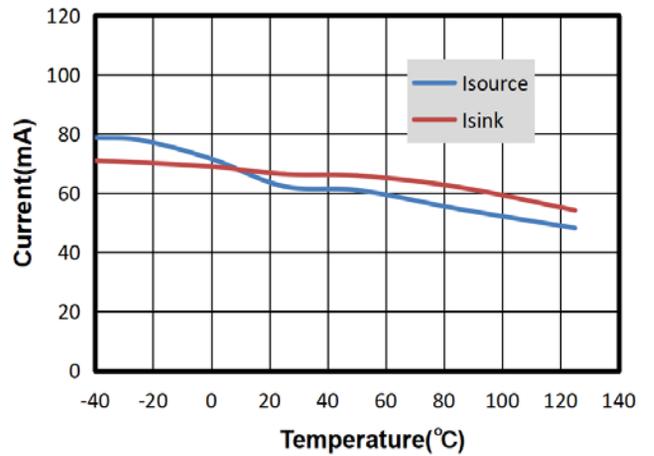


Figure 4. Short Circuit Current vs. Temperature

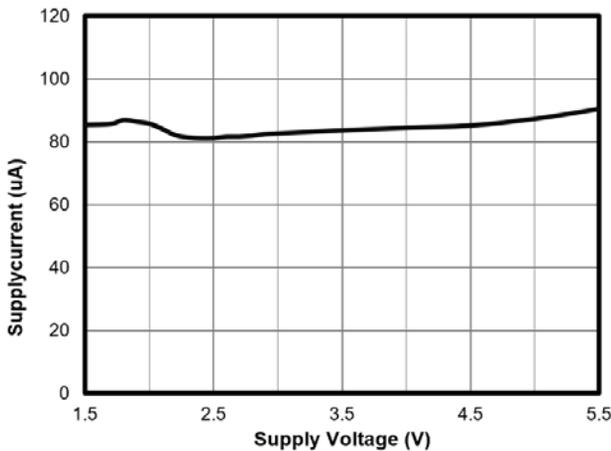


Figure 5. Quiescent Current vs. Supply Voltage

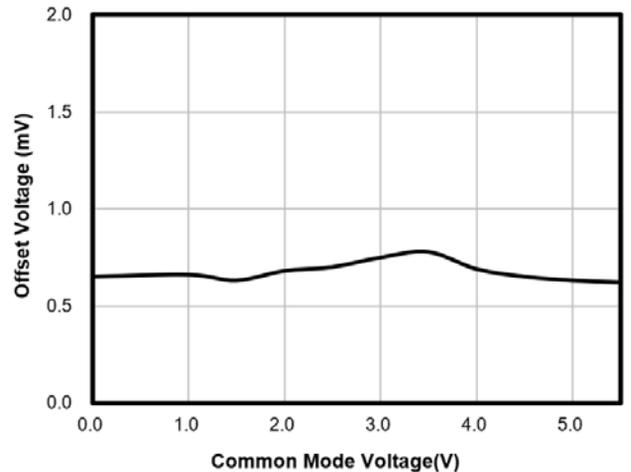


Figure 6. Offset Voltage vs. Common-Mode Voltage

无特殊说明仿真及测试条件为VDD=5V,TEMP=25°C,RL=10Kohm。

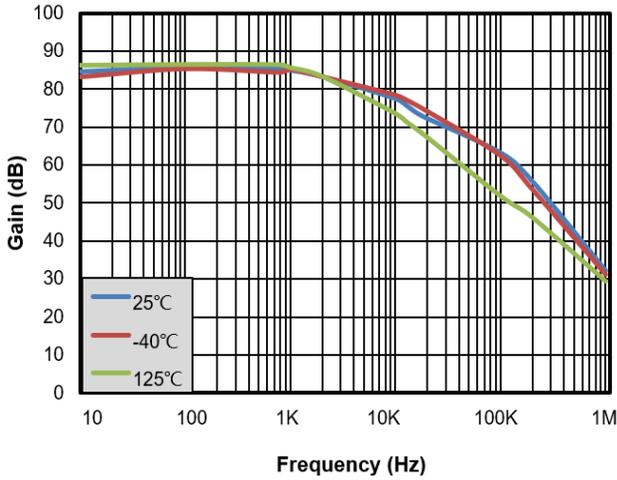


Figure 7. CMRR vs. Frequency

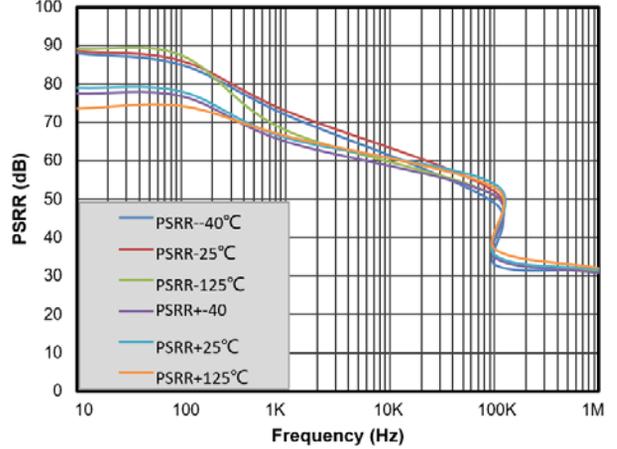


Figure 8. PSRR vs. Frequency

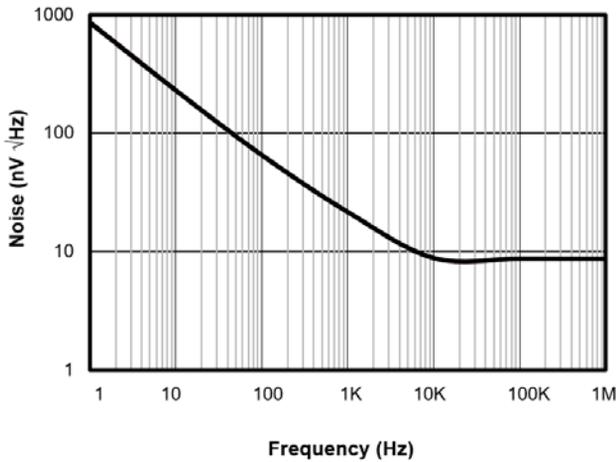


Figure 9. Input Voltage Noise Spectral Density

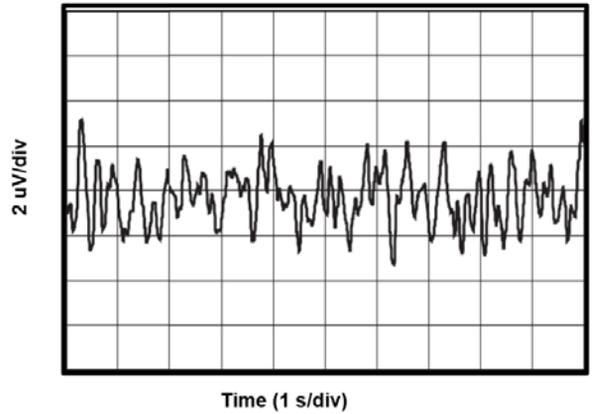


Figure 10. 0.1 Hz to 10 Hz Input Voltage Noise

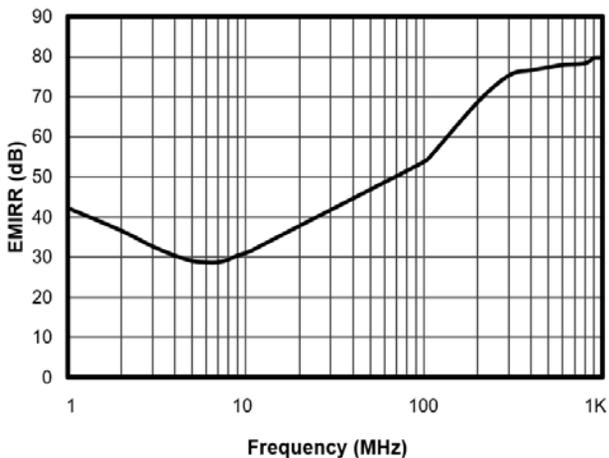


Figure 11. EMIRR IN+ vs. Frequency

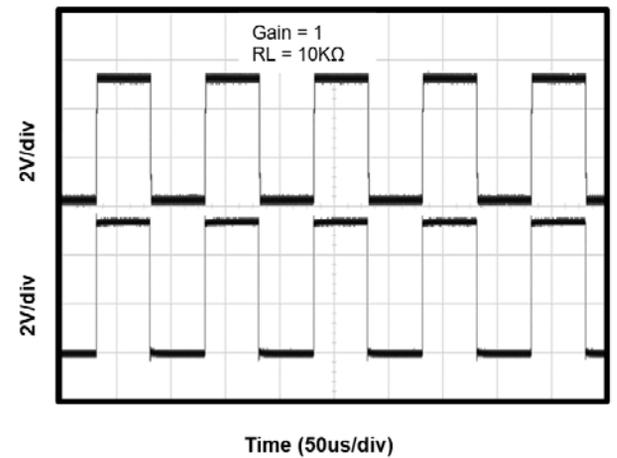


Figure 12. Large-Scale Step Response

无特殊说明仿真及测试条件为VDD=5V,TEMP=25°C,RL=10Kohm。

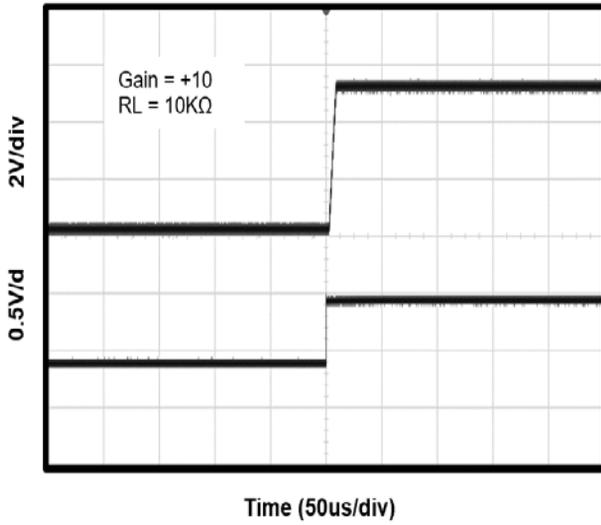


Figure 13. Negative Over-Voltage Recovery

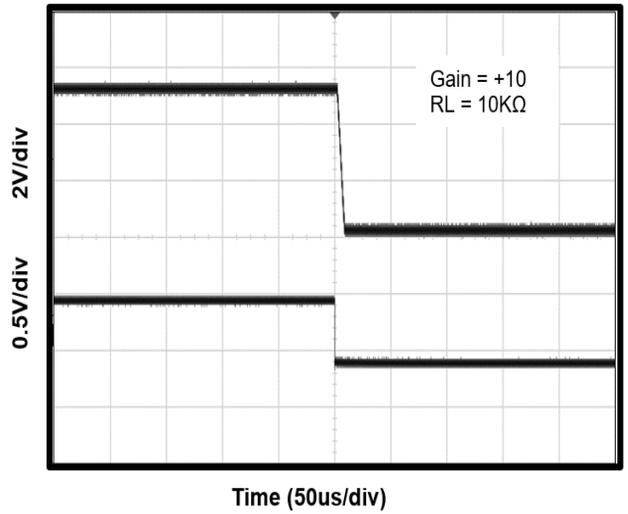


Figure 14. Positive Over-Voltage Recovery

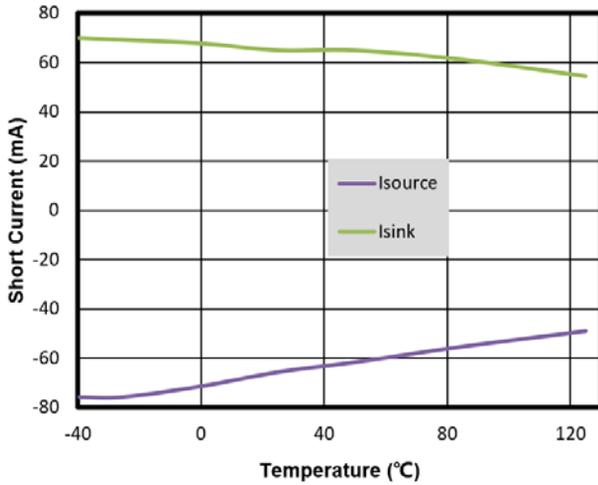


Figure 15. Supply Current vs. Temperature

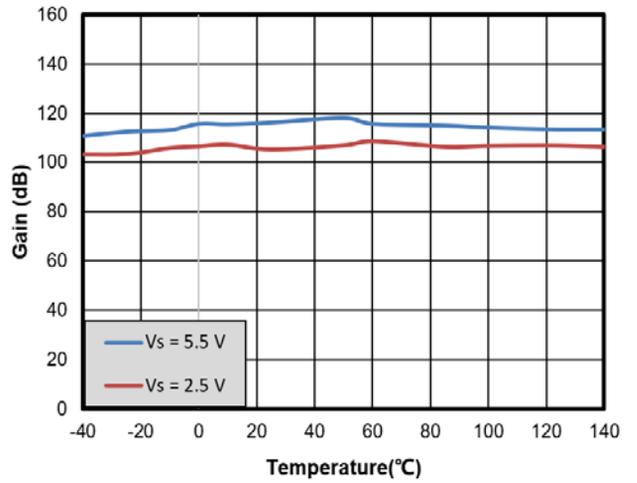


Figure 16. Open-Loop Gain vs. Temperature

产品描述

SYLMV3xx具有输入输出范围大，共模范围宽，输入和输出轨到轨，它的输入或输出电压幅度即使达到电源电压的上下限，放大器也不会像常规运放那样发生饱和与翻转。

其超低功耗和超低输入失调电压是这款运放的典型特征。其超宽的供电范围（2.5V ~ 5.5V）能满足绝大多数场合的需求。芯片本身满足单电源供电和双电源供电，对于某些特定单电源供电的场合，能很好的满足需求并带来应用性能的提升。

参数描述

工作电压

SYLMV3xx工作电压范围在2.5V到5.5V之间，电气特性中的所有核心参数都是在满足这个工作电压的情况下，叠加标准工作温度范围（-40摄氏度至125摄氏度）得出的。诸如输入失调电压，静态功耗等等都确保满足规格范围。

轨到轨

轨至轨(rail-to-rail)性能——轨至轨输出提供了最大的输出电压摆幅，实现了最宽的动态范围。尤其适用于信号摆幅受到限制的低工作电压场合。而轨至轨输入通常用于缓冲(G=1)的单电源应用中，从而最大化提供信号摆幅。其他地方的应用还有很多，主要取决于放大器增益及偏置电压方面的考虑。一般的运放输出的电压幅度是达不到电源电压的，会有1V左右的压差，而SLMV3xx系列轨至轨（rail to rail）的运放则能完美解决这一问题，电源是多少，输出的最大幅度就接近多少，其差分输入电压也能达到理想的电源电压。

过载恢复

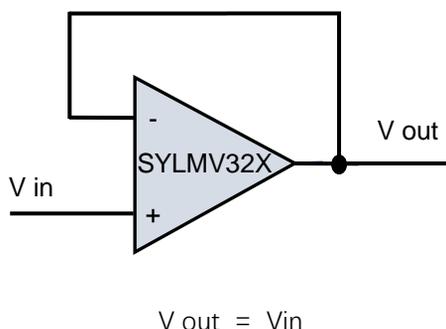
传统运放由于考虑使用的问题，一般没有设计这个功能，而赛卓的SYLMV3xx系列运放则考虑了这个功能，尤其是客户对于速度有要求的情况下，高输入电压或高增益状态下，通常带来了运放的过载。过载恢复功能则能确保运放能够迅速进入工作状态同时又能在过载饱和的情况下，撤掉过载而迅速回复工作。SYLMV3xx的过载恢复时间通常保持在400纳秒左右。

超低输入失调电压

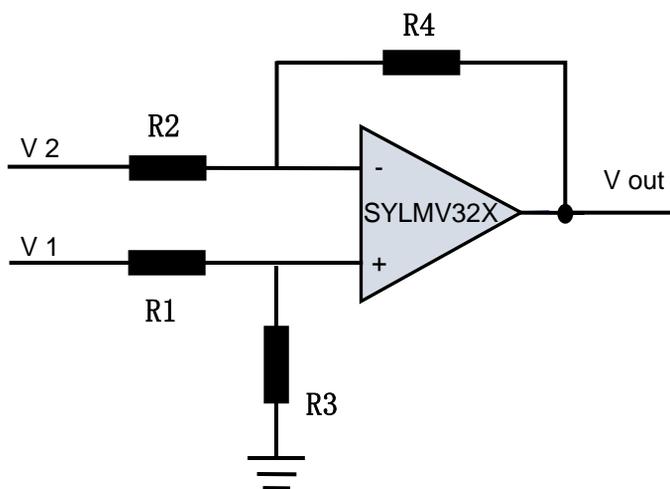
SYLMV3xx系列具备超低输入失调电压，低至1mV，因为输入失调电压被噪声增益放大，在输出端产生偏移误差。对于一款通用运放来说，在兼顾其他运放参数的同时，最小化设计其低失调电压，最大化扩大了芯片的应用场景和范围。

典型应用

1. 缓冲器（电压跟随/阻抗匹配）：输入阻抗无穷大，而输出阻抗又很小，可以让负载保证获得较大电压。它没有放大信号，而是起到阻抗匹配的作用，减小信号失真、提高信号抗干扰能力。

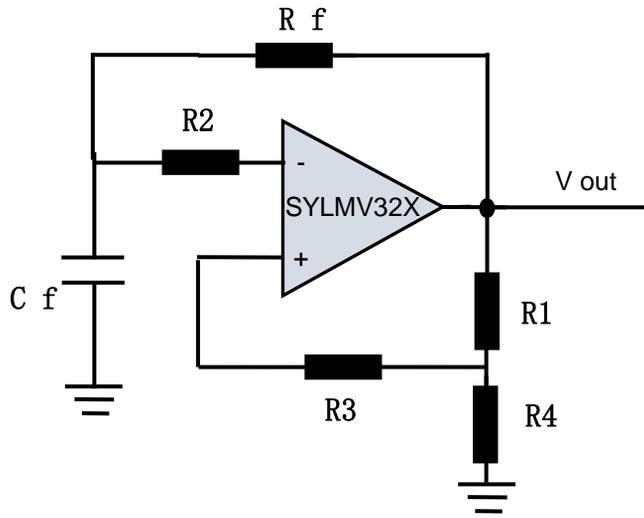


2. 差分放大（减法器）：差动放大器电路又叫差分电路，它可以有效地放大交流信号，而且还能够有效地减小由于电源波动和晶体管随温度变化多引起的零点漂移。放大差模信号抑制共模信号，在抗干扰性能上有“过人之处”。



实际应用时，电阻取值 $R1=R2, R3=R4$ ，则输出电压为： $V_{out}=(V_2 - V_1) \times R_4/R_2$

3.波形发生器



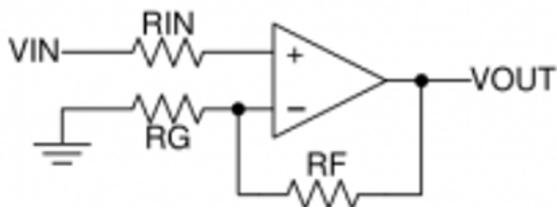
方波: $f(V_{out}) = 1 / (2\pi R f C f)$

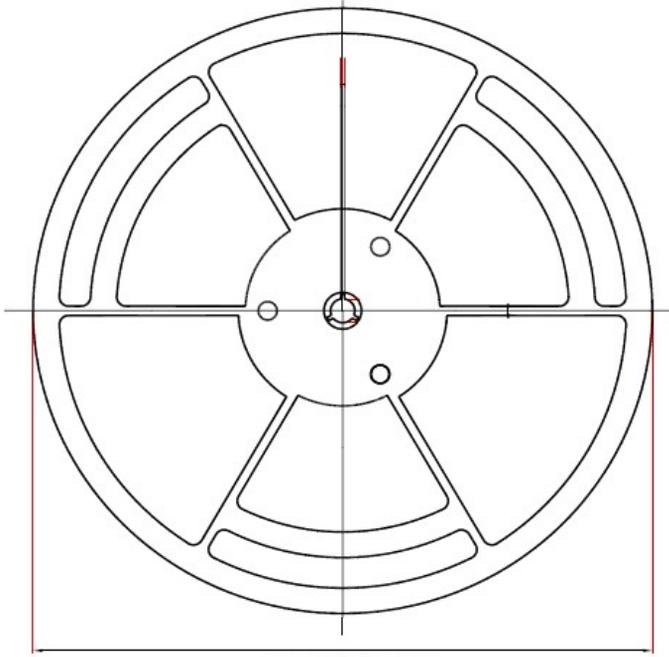
推荐Layout

为了更好的发挥运放的使用效果，推荐的PCB的Layout需要考虑如下因素：

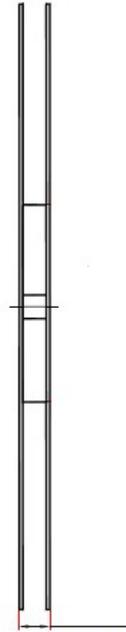
- 噪声对运放的影响
- 偏置电流对运放的影响
- 数字和模拟之间串扰的影响
- 接地的影响
- PCB走线布局的长度以及宽度
- 阻抗匹配
- 输入源越短越好
- 考虑EMI和EMC的影响
- PCB的清洁温度以及时间，使用寿命等的影响

Layout的典型例子

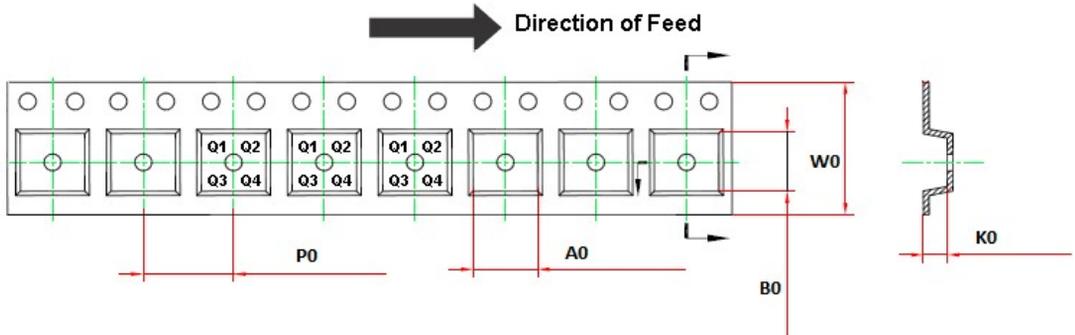




D1: Reel Diameter



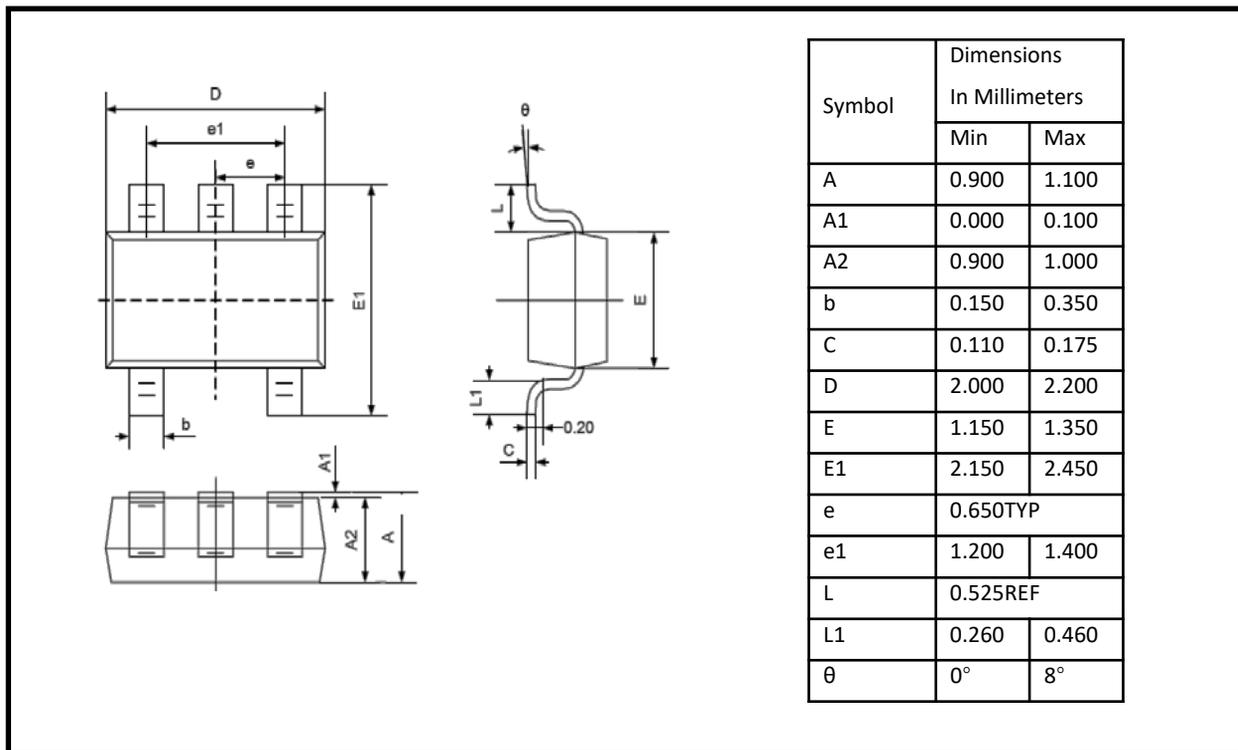
W1: Reel Width



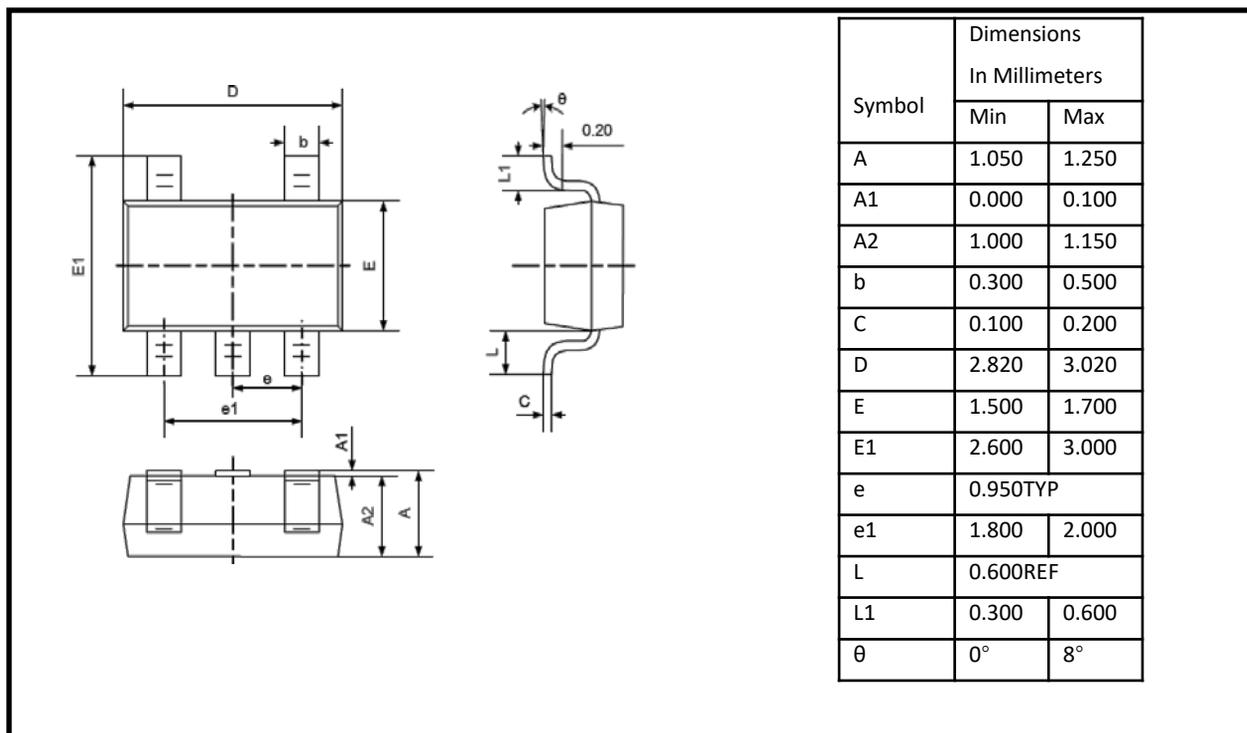
Order Number	Package	D1	W1	A0	B0	K0	P0	W0	Pin1 Quadrant
SYLMV321B-TR	5-Pin SOT23	180.0	13.1	3.2	3.2	1.4	4.0	8.0	Q3
SYLMV358B-SR	8-Pin SOIC	330.0	17.6	6.4	5.4	2.1	8.0	12.0	Q1
SYLMV358B-VR	8-Pin MSOP	330.0	17.6	5.2	3.3	1.5	8.0	12.0	Q1
SYLMV358B-TSR	8-Pin TSSOP	330.0	17.6	6.8	3.3	1.2	8.0	12.0	Q1
SYLMV324B-SR	14-Pin SOIC	330.0	21.6	6.5	9.0	2.1	8.0	16.0	Q1
SYLMV324B-TR	14-Pin TSSOP	330.0	17.6	6.8	5.4	1.2	8.0	12.0	Q1

封装外形尺寸:

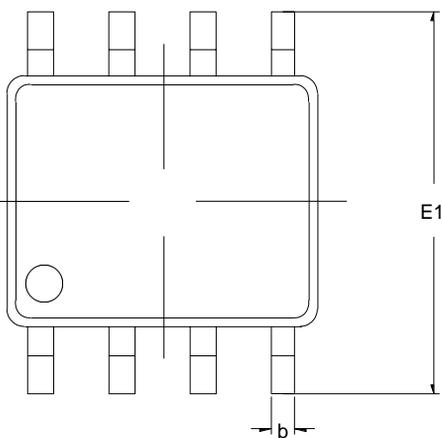
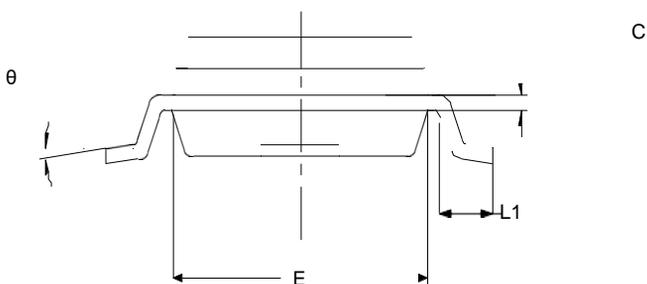
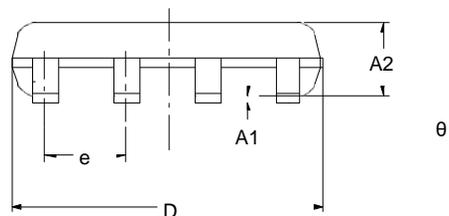
SOT-353/SOT-363



SOT23-5/6



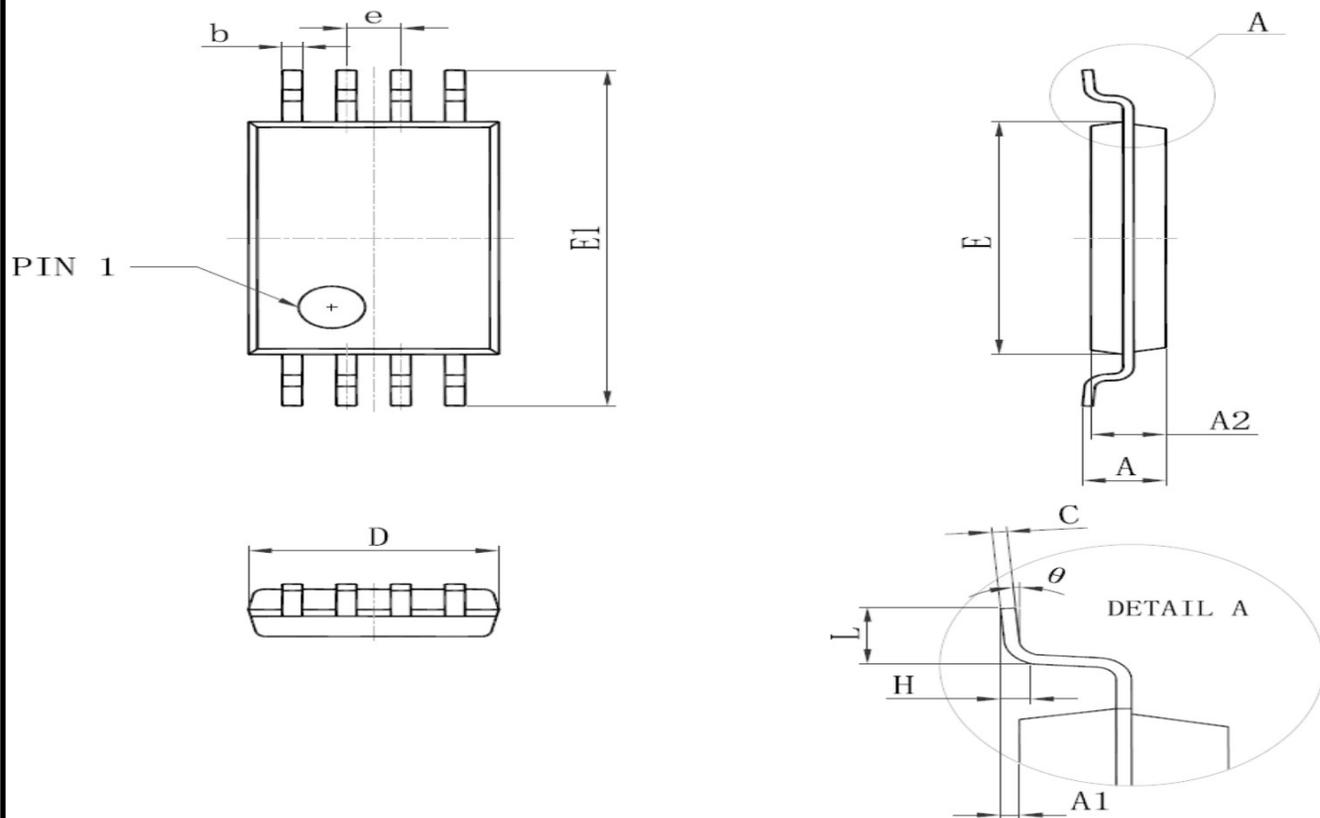
SOP-8/ SOIC-8



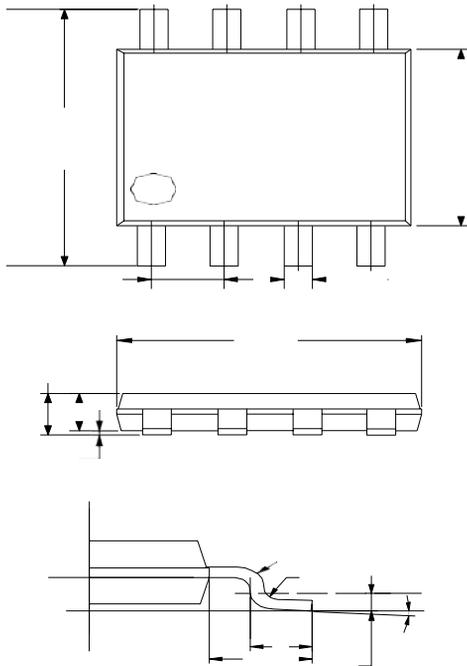
**Symbol
Dimensions
In Millimeters**

Symbol	Min	Max
A1	0.100	0.250
A2	1.300	1.550
b	0.330	0.510
C	0.170	0.250
D	4.780	5.000
E	3.800	4.000
E1	5.800	6.300
e	1.270TYP	
L1	0.400	0.900
θ		0°

TSSOP-8



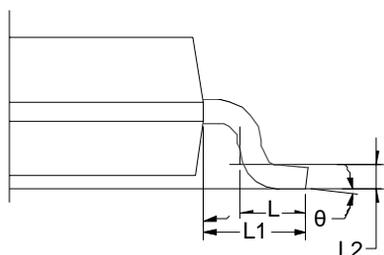
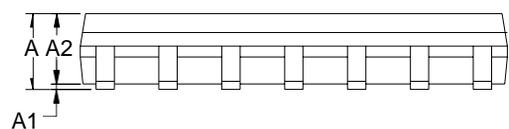
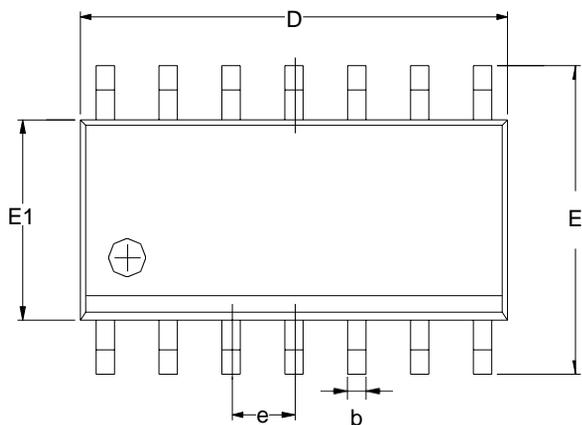
Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
D	2.900	3.100	0.114	0.122
E	4.300	4.500	0.169	0.177
b	0.190	0.300	0.007	0.012
c	0.090	0.200	0.004	0.008
E1	6.250	6.550	0.246	0.258
A		1.200		0.047
A2	0.800	1.000	0.031	0.039
A1	0.050	0.150	0.002	0.006
e	0.65(BSC)		0.026 (BSC)	
L	0.500	0.700	0.020	0.028
H	0.25(BSC)		0.01 (BSC)	
θ	1°	7°	1°	7°



**Symbol
Dimensions
In Millimeters**

Symbol	Dimensions
Min	
Max	
A	0.800
	1.200
A1	0.000
	0.200
A2	0.750
	0.950
b	0.30 TYP
C	0.15 TYP
D	2.900
	3.100
e	0.65 TYP
E	2.900
	3.100
E1	4.700
	5.100
L1	0.400
	0.800
θ	0°
	6°

SOP-14 /SOIC-14

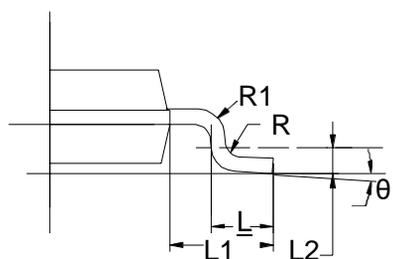
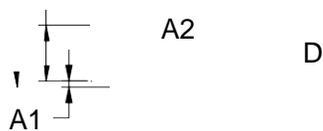
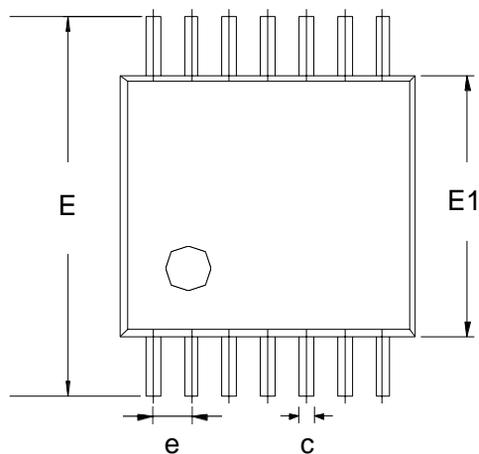


Symbol	Dimensions In Millimeters		
	MIN	TYP	MAX
A	1.35	1.60	1.75
A1	0.10	0.15	0.25
A2	1.25	1.45	1.65
b	0.31		0.51
D	8.45	8.63	8.85
E	5.80	6.00	6.20
E1	3.80	3.90	4.00
e	1.27 BSC		
L	0.40	0.60	0.80
L1	1.05 REF		
L2	0.25 BSC		
θ	0°		8°

TSSOP-14

Symbol

Dimensions In Millimeters MIN TYP MAX



Symbol	Dimensions In Millimeters MIN TYP MAX
A	- - 1.20
A1	0.05 - 0.15
A2	0.80 - 1.05
c	0.19 - 0.30
D	4.86 5.00 5.10
E	6.20 6.40 6.60
E1	4.30 4.40 4.50
e	0.65 BSC
L	0.45 0.60 0.75
L1	1.00 REF
L2	0.25 BSC
R	0.09 - -
θ	0° - 8°

免责声明:

- 1) 赛卓电子提供的所有的资料不保证没有任何瑕疵，这些资料不是任何担保
- 2) 这些资料供您选择赛卓电子产品的时候适用，请针对您的应用选择合适的产品，
- 3) 这些资料如果有变更，恕不另外通知